

產發署半導體國際連結創新賦能計畫 113 年度第一梯次技術審查入選講座

正取講座			
領域	編號	開辦單位	講座名稱
主題 講座	1	國立陽明交通大學	電路設計_高運算量 SerDes 與 EDA 實作
	2	國立陽明交通大學	電路設計_鎖相迴路與 EDA 實作
	3	芯知了股份有限公司	Low Power HPC 晶片設計
	4	芯知了股份有限公司	EDA AI 分群設計規範驗證
	5	芯知了股份有限公司	自主性晶片設計工具驗證及偵錯
	6	芯知了股份有限公司	邏輯合成與驗證_邏輯合成技術(Synthesis)
	7	芯知了股份有限公司	邏輯合成與驗證_靜態時序分析 (STA)
	8	芯知了股份有限公司	邏輯設計模擬分析_實用 EDA Verilog 設計方法
	9	芯知了股份有限公司	邏輯設計模擬分析_優質編碼方式
	10	芯知了股份有限公司	EDA AI 輔助邏輯等價性檢查